

확장 주소지정 (10-bit)

I2C 버스의 날로 높아가는 인기로 인하여 7-비트 주소 공간이 부족하게 되었습니다. 이것은 현재 새로운 I2C 호환 IC 를 설계하는 단계에 있는 개발자들에게 문제를 일으키기 시작했습니다. 그래서 I2C standard 는 10-bit 주소 지정(addressing) 모드를 구현하도록 업데이트되었습니다.

이 새로운 standard 를 따르는 칩은 두 개의 주소 바이트를 수신합니다. 첫 번째는 Read/Write bit 와 디바이스 주소의 2 MSB 를 포함하는 확장 주소 지정 예약 주소(extended addressing reserved address)로 구성됩니다. 두 번째 바이트는 주소의 8 LSB 를 포함합니다.

이 구조는 10 비트 주소 지정 모드가 버스상의 다른 디바이스들에 대해 완전히 투명(transparent) 하게 유지될 수 있게 합니다. 모든 새로운 디자인은 이 새 주소 지정 구조를 구현해야 할 것입니다.