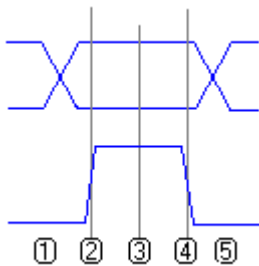


## I2C Bus Events:

### 슬레이브에서 바이트 수신하기

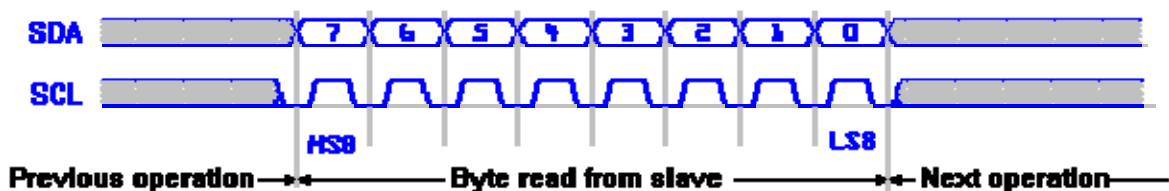
슬레이브가 어드레스되고 이것을 확인 응답한 후에는, 어드레스의 R/W bit가 **READ** ("1"로 설정)로 설정되어 있다면 슬레이브에서 바이트를 수신할 수 있습니다. 프로토콜 구문은 이제 마스터가 **SDA** 라인을 접촉하는 것이 허용되지 않는다는 것을 제외하면, **바이트를 슬레이브로 전송하기**와 동일합니다. **SCL** 라인의 바이트에 있는 클럭에 필요한 8 클럭 펄스를 보내기 전에, 마스터는 **SDA** 라인을 해제합니다. 이제 슬레이브는 이 라인의 제어를 맡게 됩니다. 그러면 이 라인은 "1"을 전송하고 싶다면 **high**로 가고, 슬레이브가 "0"을 보내고 싶어 한다면 **low**를 유지합니다.



마스터가 해야 할 일의 전부는 **SCL line (2)**에서 상승 에지를 생성, **SDA (3)**에서 레벨 read, 그리고 **SCL line (4)**에서 하강 에지 생성입니다. 슬레이브는 **SCL**이 **high**인 시간 동안에는 데이터를 변경하지 않습니다. (그렇지 않으면 뜻밖의 **Start or Stop condition**이 생성될 수 있습니다.)

(1)과 (5) 동안, 슬레이브는 **SDA** 라인의 상태를 변경할 수 있습니다.

전체적으로, 이 순서는 데이터 바이트를 완성하기 위해 8배로 실행되어야 합니다. 바이트는 **항상 MSB** 먼저 전송됩니다.



읽혀질 모든 바이트들의 의미는 슬레이브에 따라 달라집니다. "범용 상태 레지스터와" 같은 것은 없습니다. 사용자가 전송되는 바이트에서 각 비트의 의미를 알기 위해서는 어드레스될 슬레이브의 데이터 쉬트를 참고해야 합니다.